

Low  $V_{CE(sat)}$

# 2SA1746

シリコンPNPエビタキシャルプレーナ型トランジスタ

用途：チョップレギュレータ、スイッチ、一般用

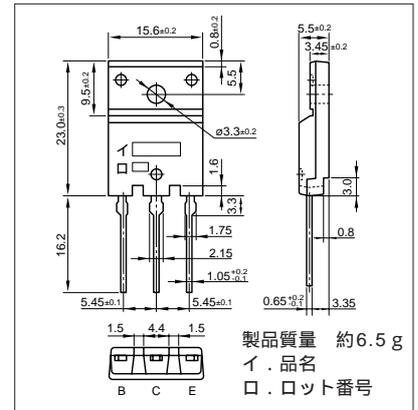
絶対最大定格 (Ta = 25 )

記号	規格値	単位
$V_{CB0}$	- 70	V
$V_{CE0}$	- 50	V
$V_{EBO}$	- 6	V
$I_C$	- 12(パルス - 20)	A
$I_B$	- 4	A
$P_C$	60(Tc = 25 )	W
$T_j$	150	
$T_{stg}$	- 55 ~ + 150	

電気的特性 (Ta = 25 )

記号	試験条件	規格値	単位
$I_{CB0}$	$V_{CB} = - 70V$	- 10max	$\mu A$
$I_{EBO}$	$V_{EB} = - 6V$	- 10max	$\mu A$
$V_{(BR)CEO}$	$I_C = - 25mA$	- 50min	V
$h_{FE}$	$V_{CE} = - 1V, I_C = - 5A$	50min	
$V_{CE(sat)}$	$I_C = - 5A, I_B = - 80mA$	- 0.5max	V
$V_{BE(sat)}$	$I_C = - 5A, I_B = - 80mA$	- 1.2max	V
$f_T$	$V_{CE} = - 12V, I_E = 1A$	25typ	MHz
$COB$	$V_{CB} = - 10V, f = 1MHz$	400typ	pF

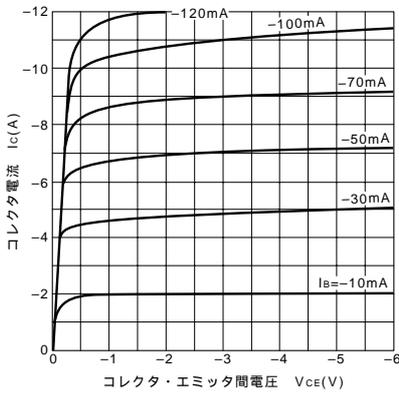
外形図 FM100(T03PF)



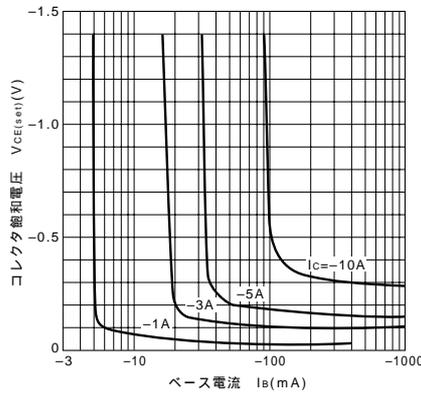
代表的スイッチング特性 (エミッタ接地)

$V_{CC}$ (V)	$R_L$ ( $\Omega$ )	$I_C$ (A)	$V_{BB1}$ (V)	$V_{BB2}$ (V)	$I_{B1}$ (mA)	$I_{B2}$ (mA)	$t_{on}$ ( $\mu s$ )	$t_{stg}$ ( $\mu s$ )	$t_f$ ( $\mu s$ )
-20	4	-5	-10	5	-80	80	0.5typ	0.6typ	0.3typ

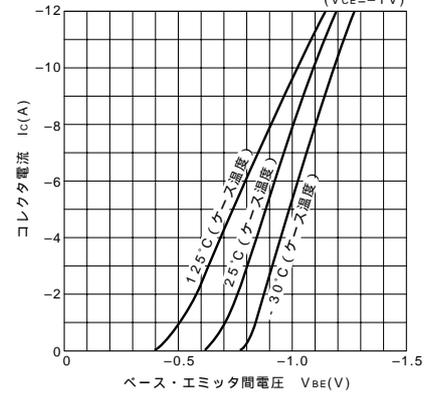
$I_C - V_{CE}$ 特性 (代表例)



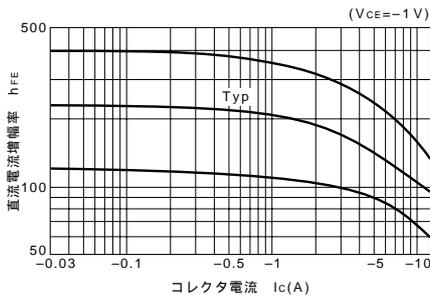
$V_{CE(sat)} - I_B$ 特性 (代表例)



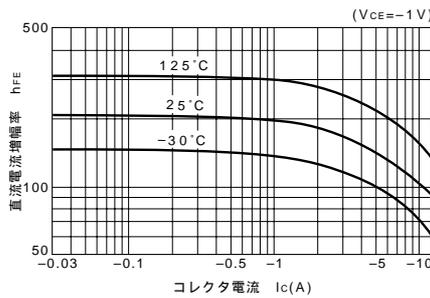
$I_C - V_{BE}$ 温度特性 (代表例)



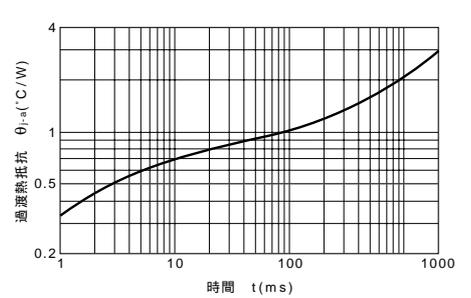
$h_{FE} - I_C$ 特性 (代表例)



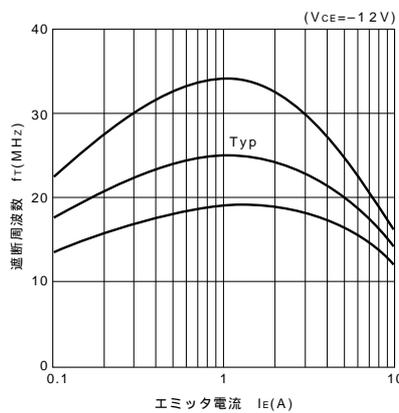
$h_{FE} - I_C$ 温度特性 (代表例)



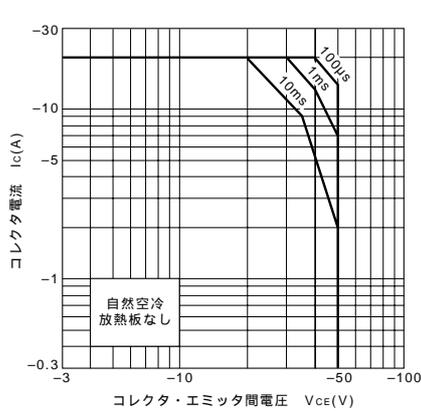
$\theta_{j-a} - t$ 特性



$f_T - I_E$ 特性 (代表例)



ASO曲線 (単発パルス)



$P_C - T_a$ 定格

