

# RD74LVC541B

# Octal Buffers / Line Drivers with 3-state Outputs

RJJ03D0089-0200 Rev.2.00 2005.03.03

### 概要

RD74LVC541B は , 20 ピンパッケージに 8 個のバッファ(3 ステート出力)で構成されています。 このドライバは  $\overline{G1}$ ,  $\overline{G2}$  両方とも " L " レベルの時出力がイネーブルになるように設定されています。

低電圧・高速動作なので電池駆動の製品(ノート PC など)に最適で, さらに低消費電力であることから電池の寿命をのばし長時間の操作を可能にします。

#### 特長

- V<sub>CC</sub> = 1.65 V ~ 5.5 V 動作を保証します。
- 全入力とも  $V_{IH}(Max.) = 5.5 \text{ V}$  を保証します。(@ $V_{CC} = 0 \text{ V} \sim 5.5 \text{ V}$ )
- 電源オフ時及び,出力オフ状態時に出力に5.5 V印加を保証します。
- "L"レベル出力グランドバウンス(Typ.値) <0.8 V(@V<sub>CC</sub> = 3.3 V, Ta = 25)
- "H"レベル出力アンダーシュート(Typ.値) >2.0 V (@V<sub>CC</sub> = 3.3 V, Ta = 25)
- 出力電流 ±4 mA (@V<sub>CC</sub> = 1.65 V) ±8 mA (@V<sub>CC</sub> = 2.3 V) ±12 mA (@V<sub>CC</sub> = 2.7 V) ±24 mA (@V<sub>CC</sub> = 3.0 V ~ 5.5 V)

#### • 発注型名

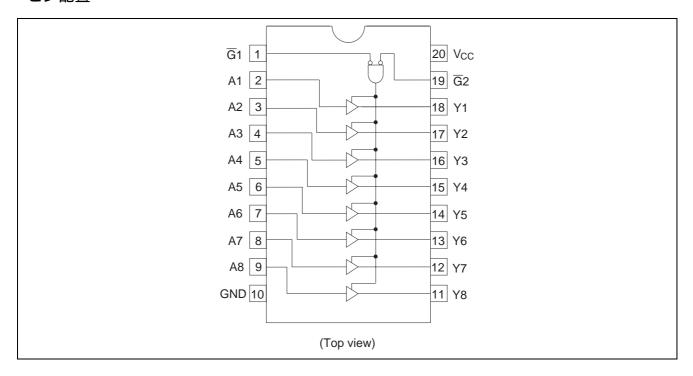
発注型名	パッケージ名称	パッケージコード	パッケージ略称	テーピング略称(数量)
		(旧パッケージコード)		
RD74LVC541BFPEL	SOP-20ピン(JEITA)	PRSP0020DD-B	FP	EL(2,000 個/リール)
		(FP-20DAV)		
RD74LVC541BTELL	TSSOP-20 ピン	PTSP0020JB-A	Т	ELL(2,000 個/リール)
		(TTP-20DAV)		

#### 機能表

<del>G</del> 1	<del>G</del> 2	Α	Output Y
L	L	L	L
L	L	Н	Н
Н	X	X	Z
X	Н	X	Z

H: High レベル L: Low レベル X: どちらでもよい Z: ハイインピーダンス

# ピン配置



### 絶対最大定格

項目	記号	定格值	単位	注意事項
電源電圧	Vcc	-0.5 ~ 7.0	V	
入力ダイオード電流	I <sub>IK</sub>	-50	mA	$V_1 = -0.5 \text{ V}$
入力電圧	VI	-0.5 ~ 7.0	V	
出力ダイオード電流	I <sub>OK</sub>	-50	mA	$V_0 = -0.5 \text{ V}$
		50		$V_O = V_{CC} + 0.5 \text{ V}$
出力電圧	Vo	$-0.5 \sim V_{CC} + 0.5$	V	出力 " H " or " L " 時
		-0.5 ~ 7.0		出力 " Z " or V <sub>CC</sub> : OFF 時
出力電流	Io	± 50	mA	
V <sub>CC</sub> ,GND 電流 / ピン	I <sub>CC</sub> or I <sub>GND</sub>	100	mA	
保存温度	Tstg	<b>–</b> 65 ~ 150	°C	

注) 絶対最大定格値は、瞬時たりとも超過してはならない限界値を示してあり、どの2つ以上の項目も同時に達してはならない値です。

# 推奨動作条件

項目	記号	定格值	単位	条件
電源電圧	V <sub>CC</sub>	1.5 ~ 5.5	V	データ保持
		1.65 ~ 5.5		動作時
入出力電圧	Vı	0 ~ 5.5	V	G1, G2, A
	Vo	0 ~ V <sub>CC</sub>		出力 " H " or " L " 時
		0 ~ 5.5		出力 " Z " or V <sub>CC</sub> : OFF 時
動作温度	Та	<b>−</b> 40 ~ 85		
出力電流	I <sub>OH</sub>	-4	mA	V <sub>CC</sub> = 1.65 V
		-8		$V_{CC} = 2.3 \text{ V}$
		-12		$V_{CC} = 2.7 \text{ V}$
		-24		$V_{CC} = 3.0 \text{ V} \sim 5.5 \text{ V}$
	I <sub>OL</sub>	4		V <sub>CC</sub> = 1.65 V
		8		$V_{CC} = 2.3 \text{ V}$
		12		$V_{CC} = 2.7 \text{ V}$
		24		$V_{CC} = 3.0 \text{ V} \sim 5.5 \text{ V}$
入力立上り / 立下り時間* <sup>1</sup>	t <sub>r</sub> , t <sub>f</sub>	20	ns/V	$V_{CC} = 1.65 \text{ V} \sim 2.7 \text{ V}$
		10		$V_{CC} = 3.0 \text{ V} \sim 5.5 \text{ V}$

注) 1.1入力印加時の最大値を示します。測定波形は,スイッチング特性の測定回路の項を参照ください。

# DC 電気的特性

			Ta = -4	0 ~ 85		
項目	記号	V <sub>CC</sub> (V)	Min	Max	単位	測定条件
入力電圧	V <sub>IH</sub>	1.65 ~ 1.95	V <sub>CC</sub> ×0.65		V	
		2.3 ~ 2.7	1.7			
		2.7 ~ 3.6	2.0			
		4.5 ~ 5.5	$V_{CC} \times 0.7$			
	$V_{IL}$	1.65 ~ 1.95		$V_{CC}\!\! imes\!0.35$		
		2.3 ~ 2.7		0.7		
		2.7 ~ 3.6		0.8		
		4.5 ~ 5.5		$V_{CC} \times 0.3$		
出力電圧	V <sub>OH</sub>	1.65 ~ 5.5	$V_{CC} - 0.2$		V	$I_{OH} = -100 \mu A$
		1.65	1.2			$I_{OH} = -4 \text{ mA}$
		2.3	1.7			$I_{OH} = -8 \text{ mA}$
		2.7	2.2			$I_{OH} = -12 \text{ mA}$
		3.0	2.4			
		3.0	2.2			$I_{OH} = -24 \text{ mA}$
		4.5	3.8			
	$V_{OL}$	1.65 ~ 5.5		0.2		I <sub>OL</sub> = 100 μA
		1.65		0.45		I <sub>OL</sub> = 4 mA
		2.3		0.7		I <sub>OL</sub> = 8 mA
		2.7		0.4		I <sub>OL</sub> = 12 mA
		3.0		0.55		I <sub>OL</sub> = 24 mA
		4.5		0.55		
入力電流	I <sub>IN</sub>	0 ~ 5.5		± 5.0	μΑ	$V_{IN} = 5.5 \text{ V or GND}$
電源オフリーク電流	I <sub>OFF</sub>	0		± 5.0	μΑ	$V_{IN} / V_{OUT} = 5.5 V$
オフ状態出力電流	l <sub>OZ</sub>	2.7 ~ 5.5		± 5.0	μΑ	$V_{IN} = V_{CC}$ or GND
						V <sub>OUT</sub> = 5.5 V or GND
静的消費電流	I <sub>CC</sub>	2.7 ~ 3.6		± 5.0	μΑ	$V_{IN} = 3.6 \sim 5.5 \text{ V}$
		2.7 ~ 5.5		5.0		V <sub>IN</sub> = V <sub>CC</sub> or GND
消費電流	I <sub>CC</sub>	2.7 ~ 3.6		500	μΑ	$V_{IN}$ = one input at ( $V_{CC}$ – 0.6) V, other inputs at $V_{CC}$ or GND

# スイッチング特性

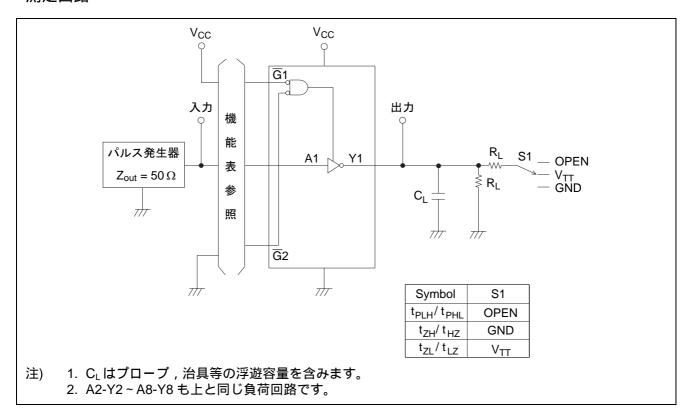
			Ta = -40 ~ 85				FROM	TO
項目	記号	V <sub>CC</sub> (V)	Min	Тур	Max	単位	(入力)	(出力)
伝搬遅延時間	t <sub>PLH</sub>	1.8 ± 0.15	1.0	_	15.7	ns	Α	Υ
	t <sub>PHL</sub>	$2.5 \pm 0.2$	1.0	_	7.8			
		2.7	1.0	_	5.6			
		$3.3 \pm 0.3$	1.5	_	5.1			
		$5.0 \pm 0.5$	1.0	_	4.1			
イネーブル時間	t <sub>ZH</sub>	1.8 ± 0.15	1.0	_	17.5	ns	G1 or G2	Υ
	$t_{ZL}$	$2.5 \pm 0.2$	1.0	_	10.5			
		2.7	1.0	_	7.5			
		$3.3 \pm 0.3$	1.5	_	7.0			
		$5.0 \pm 0.5$	1.0	_	6.0			
ディスエーブル時間	t <sub>HZ</sub>	1.8 ± 0.15	1.0	_	16.5	ns	G1 or G2	Υ
	$t_{LZ}$	$2.5 \pm 0.2$	1.0	_	9.0			
		2.7	1.0	_	7.7			
		$3.3 \pm 0.3$	1.5	_	7.0			
		$5.0 \pm 0.5$	1.0	_	6.0			
出力ピン間スキュー <sup>*1</sup>	tos <sub>LH</sub>	$1.8 \pm 0.15$	_	_	_	ns		
	tos <sub>HL</sub>	$2.5 \pm 0.2$	_	_	_			
		2.7	_	_	_			
		$3.3 \pm 0.3$	_	_	1.0			
		$5.0 \pm 0.5$	_	_	1.0			
入力端子容量	C <sub>IN</sub>	3.3		4.0		pF		
出力端子容量	Co	3.3		8.0		pF		

注) 1. 本特性は設計的に保証される項目で,出荷時の試験は行いません。 tos<sub>LH</sub> = | t<sub>PLH</sub>m - t<sub>PLH</sub>n | , tos<sub>HL</sub> = | t<sub>PHL</sub>m - t<sub>PHL</sub>n|

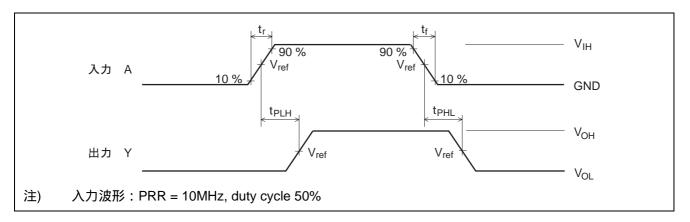
### 動作特性

				Ta = 25			
項目	記号	V <sub>CC</sub> (V)	Min	Тур	Max	単位	測定条件
等価内部容量	$C_{PD}$	1.8	1	22		pF	f = 10 MHz
		2.5		25			
		3.3	_	25	_		
		5.0	_	30	_		

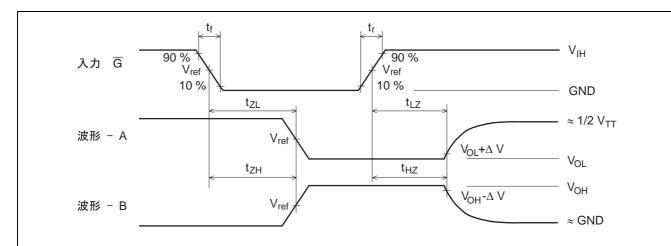
### 測定回路



#### 測定波形 -1



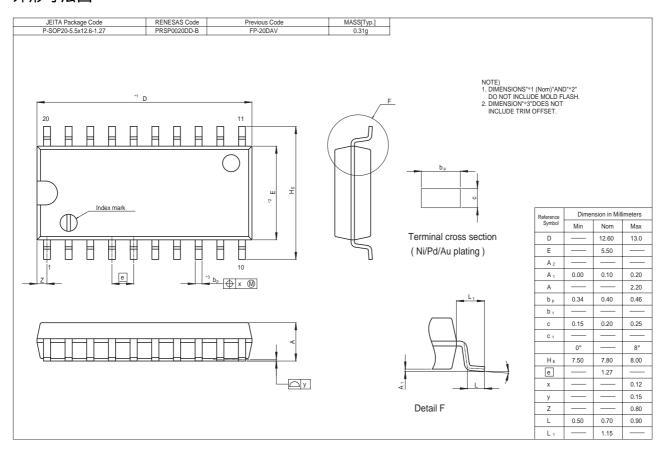
#### 測定波形 -2

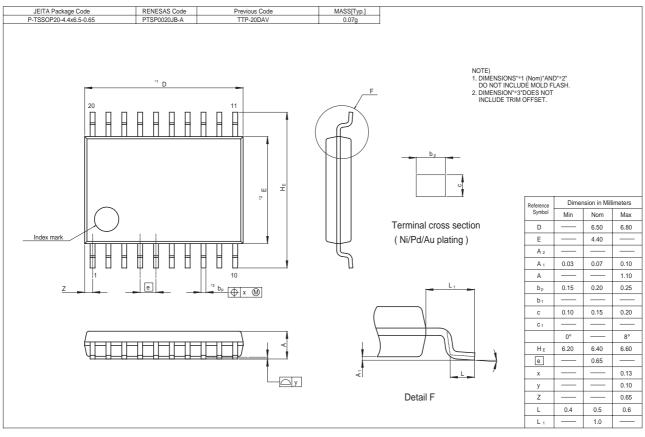


V <sub>CC</sub> (V)	INPUTS		Vref	V <sub>TT</sub>	CL	Rı	ΛV
VCC (V)	VI	t <sub>r</sub> / t <sub>f</sub>	viei	٧١١	OL .	ı v.L	Δ۷
$V_{CC} = 1.8 \pm 0.15 \text{ V}$	$V_{CC}$	≤2 ns	1/2 Vcc	2 × Vcc	30 pF	1.0 kΩ	0.15 V
$V_{CC} = 2.5 \pm 0.2 \text{ V}$	$V_{CC}$	≤ 2 ns	1/2 Vcc	2 × Vcc	30 pF	500 Ω	0.15 V
$V_{CC} = 2.7 \text{ V}$	2.7 V	≤ 2.5 ns	1.5 V	6 V	50 pF	500 Ω	0.3 V
$V_{CC} = 3.3 \pm 0.3 \text{ V}$	2.7 V	≤ 2.5 ns	1.5 V	6 V	50 pF	500 Ω	0.3 V
$V_{CC} = 5.0 \pm 0.5 \text{ V}$	V <sub>CC</sub>	≤ 2.5 ns	1/2 Vcc	2 × Vcc	50 pF	500 Ω	0.3 V

- 注) 1. 入力波形: PRR = 10MHz, duty cycle 50%
  - 2. 波形 A は出力コントロールによってイネーブルされた場合に出力が " L " レベルとなるように入力条件を設定します。
  - 3. 波形 B は出力コントロールによってイネーブルされた場合に出力が" H " レベルとなるように入力条件を設定します。

### 外形寸法図





株式会社ルネサス テクノロジ 営業企画統括部 〒100-0004 東京都千代田区大手町2-6-2 日本ビル

安全設計に関するお願い

- メ主政部に関するの願い 1.弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として,人身事故 火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

- 本資料ご利用に際しての留意事項 1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知 的財産権をの他の権利の実施、使用を許諾するものではありません。 2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負
- 2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサステクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサステクノロジ半導体製品のご購入に当たりましては、事前にルネサステクノロジ、ルネサス販売または特約店へ最新の情報をご確認できますとともに、ルネサステクノロジホームページ(http://www.renesas.com)などを通じて公開される情報に常にご注意ください。
  4. 本資料に記載した情報は、正確を期すため、慎重に制作したものですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサステクノロジはその責任を負いまた。

**ICENESAS** 

営業お問合せ窓口 株式会社ルネサス販売

http://www.renesas.com

本		社	〒100-0004	千代田区大手町2-6-2 (日本ビル)	(03) 5201-5350
京	浜  支	社	〒212-0058	川崎市幸区鹿島田890-12 (新川崎三井ビル)	(044) 549-1662
西	東京支	社	〒190-0023	立川市柴崎町2-2-23 (第二高島ビル2F)	(042) 524-8701
札	幌  支	店	〒060-0002	札幌市中央区北二条西4-1 (札幌三井ビル5F)	(011) 210-8717
東	北 支	社	〒980-0013	仙台市青葉区花京院1-1-20 (花京院スクエア13F)	(022) 221-1351
い	わ き 支	店	〒970-8026	いわき市平小太郎町4-9 (平小太郎ビル)	(0246) 22-3222
茨	城   支	店	〒312-0034	ひたちなか市堀口832-2 (日立システムプラザ勝田1F)	(029) 271-9411
新	潟 本 支	店	〒950-0087	新潟市東大通1-4-2 (新潟三井物産ビル3F)	(025) 241-4361
松	本  支	社	〒390-0815	松本市深志1-2-11 (昭和ビル7F)	(0263) 33-6622
中	部 営 業 本	部	₹460-0008	名古屋市中区栄4-2-29 (名古屋広小路プレイス)	(052) 249-3330
浜	松  支	店	〒430-7710	浜松市板屋町111-2(浜松アクトタワー10F)	(053) 451-2131
西	部 営 業 本	部	〒541-0044	大阪市中央区伏見町4-1-1 (明治安田生命大阪御堂筋ビル)	(06) 6233-9500
北	陸   支	社	〒920-0031	金沢市広岡3-1-1 (金沢パークビル8F)	(076) 233-5980
広	島 支	店	〒730-0036	広島市中区袋町5-25 (広島袋町ビルディング8F)	(082) 244-2570
鳥	取  支	店	〒680-0822	鳥取市今町2-251 (日本生命鳥取駅前ビル)	(0857) 21-1915
九	州  支	社	〒812-0011	福岡市博多区博多駅前2-17-1 (ヒロカネビル本館5F)	(092) 481-7695
鹿	児 島 支	店	〒890-0053	鹿児島市中央町12-2 (明治安田生命鹿児島中央町ビル)	(099) 284-1748

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口:カスタマサポートセンタ E-Mail: csc@renesas.com