

東芝CMOSデジタル集積回路 シリコン モノリシック

TC74VHC74F, TC74VHC74FT, TC74VHC74FK

Dual D-Type Flip Flop with Preset and Clear

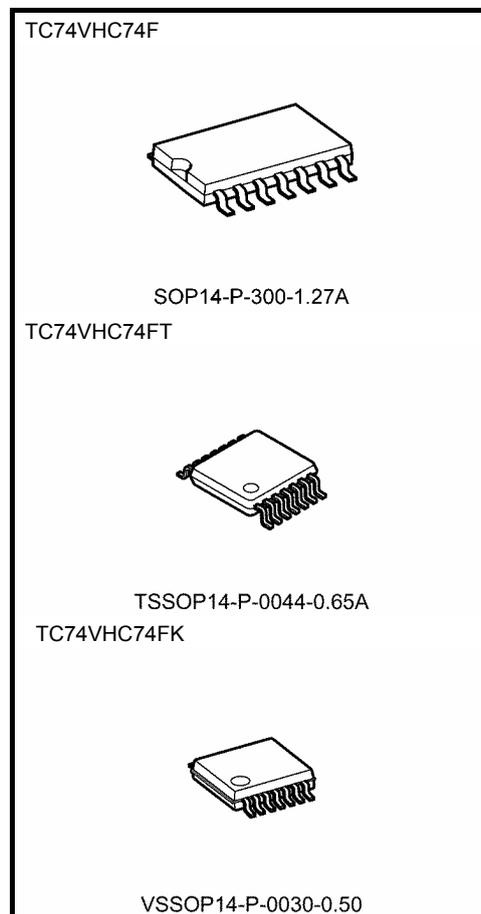
TC74VHC74 は、シリコンゲート CMOS 技術を用いた超高速 CMOS D タイプフリップフロップです。CMOS の特長である低い消費電力で、高速ショットキ TTL に匹敵する高速動作を実現できます。また、新規に採用した Q&Q バッファにより、スイッチング時に発生する各種ノイズも大幅に低減しました。

D 入力に与えられた信号は、クロックの立ち上がりで Q 出力に伝えられます。クリア、プリセット入力は、クロックに非同期に出力の状態を決定します。これらの入力は“L”レベルで有効です。

すべての入力端子には、プラス側（入力から VCC に向かって順方向になる）のダイオードが入らない、新開発の入力保護回路を採用しました。これにより、電源電圧が加わらない状態で入力に 5.5 V の電圧が与えられるケースも許容されます。この入力パワーダウンプロテクション方式により、2 電源間インタフェース、5 V から 3 V 系へのレベル変換、バッテリーバックアップ回路などへの幅広い応用が可能となります。

特長

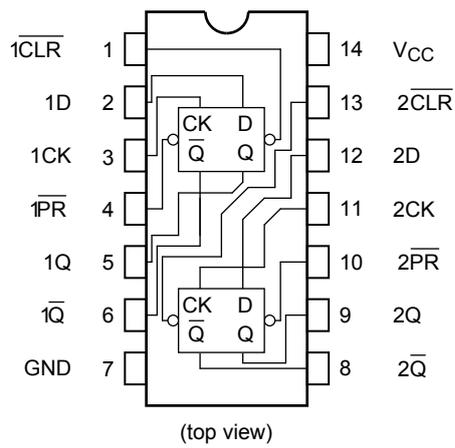
- 高速動作 : $f_{\max} = 170 \text{ MHz}$ (標準) ($V_{CC} = 5 \text{ V}$)
- 低消費電流 : $I_{CC} = 2 \mu\text{A}$ (最大) ($T_a = 25^\circ\text{C}$)
- 高雑音余裕度 : $V_{NIH} = V_{NIL} = 28\% V_{CC}$ (最小)
- 全入力とも、パワーダウンプロテクション機能あり
- バランスのとれた遅延時間: $t_{pLH} \approx t_{pHL}$
- 広い動作電圧範囲 : $V_{CC}(\text{opr}) = 2 \sim 5.5 \text{ V}$
- 74ALS74 と同一ピン接続、同一ファンクション



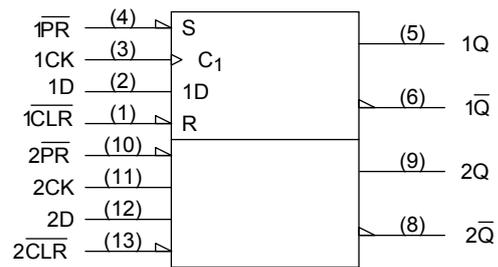
質量

SOP14-P-300-1.27A	: 0.18 g (標準)
TSSOP14-P-0044-0.65A	: 0.06 g (標準)
VSSOP14-P-0030-0.50	: 0.02 g (標準)

ピン接続図



論理図



真理値表

Inputs				Outputs		Function
CLR	PR	D	CK	Q	Q̄	
L	H	X	X	L	H	Clear
H	L	X	X	H	L	Preset
L	L	X	X	H	H	—
H	H	L	↑	L	H	—
H	H	H	↑	H	L	—
H	H	X	↓	Q _n	Q̄ _n	No Change

X: Don't care

絶対最大定格 (注)

項 目	記 号	定 格	単 位
電 源 電 圧	V_{CC}	-0.5~7.0	V
入 力 電 圧	V_{IN}	-0.5~7.0	V
出 力 電 圧	V_{OUT}	-0.5~ $V_{CC} + 0.5$	V
入 力 保 護 ダイオード電流	I_{IK}	-20	mA
出 力 寄 生 ダイオード電流	I_{OK}	± 20	mA
出 力 電 流	I_{OUT}	± 25	mA
電 源 / G N D 電 流	I_{CC}	± 50	mA
許 容 損 失	P_D	180	mW
保 存 温 度	T_{stg}	-65~150	°C

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり1つの項目も超えてはなりません。
 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。
 弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

動作範囲 (注)

項 目	記 号	定 格	単 位
電 源 電 圧	V_{CC}	2.0~5.5	V
入 力 電 圧	V_{IN}	0~5.5	V
出 力 電 圧	V_{OUT}	0~ V_{CC}	V
動 作 温 度	T_{opr}	-40~85	°C
入 力 上 昇 、 下 降 時 間	dt/dV	0~100 ($V_{CC} = 3.3 \pm 0.3$ V) 0~20 ($V_{CC} = 5 \pm 0.5$ V)	ns/V

注: 動作範囲は動作を保証するための条件です。
 使用していない入力にはVCC、もしくはGNDに接続してください。

電気的特性

DC特性

項目	記号	測定条件		Ta = 25°C			Ta = -40~85°C		単位		
				V _{CC} (V)	最小	標準	最大	最小		最大	
入力電圧	“H” レベル	V _{IH}	—	2.0 3.0~5.5	1.50 V _{CC} × 0.7	— —	— —	1.50 V _{CC} × 0.7	— —	V	
	“L” レベル	V _{IL}	—	2.0 3.0~5.5	— —	— —	0.50 V _{CC} × 0.3	— —	0.50 V _{CC} × 0.3		
出力電圧	“H” レベル	V _{OH}	V _{IN} = V _{IH} or V _{IL}	I _{OH} = -50 μA	2.0	1.9	2.0	—	1.9	—	V
					3.0	2.9	3.0	—	2.9	—	
					4.5	4.4	4.5	—	4.4	—	
	“L” レベル	V _{OL}	V _{IN} = V _{IH} or V _{IL}	I _{OL} = -4 mA	3.0	2.58	—	—	2.48	—	
					4.5	3.94	—	—	3.80	—	
					I _{OL} = -8 mA	2.0	—	0.0	0.1	—	
3.0	—	0.0	0.1	—		0.1					
4.5	—	0.0	0.1	—		0.1					
I _{OL} = 4 mA	3.0	—	—	0.36	—	0.44					
	4.5	—	—	0.36	—	0.44					
	4.5	—	—	0.36	—	0.44					
入力電流	I _{IIN}	V _{IN} = 5.5 V or GND	0~5.5	—	—	±0.1	—	±1.0	μA		
静的消費電流	I _{CC}	V _{IN} = V _{CC} or GND	5.5	—	—	2.0	—	20.0	μA		

タイミング推奨動作条件 (input: t_r = t_f = 3 ns)

項目	記号	測定条件		Ta = 25°C	Ta = -40~85°C	単位	
				V _{CC} (V)	Limit		Limit
最小パルス幅 (CK)	t _w (L)	—	—	3.3 ± 0.3	6.0	7.0	ns
	t _w (H)			5.0 ± 0.5	5.0	5.0	
最小パルス幅 ($\overline{\text{CLR}}$, $\overline{\text{PR}}$)	t _w (L)	—	—	3.3 ± 0.3 5.0 ± 0.5	6.0 5.0	7.0 5.0	ns
最小セットアップ時間	t _s	—	—	3.3 ± 0.3	6.0	7.0	ns
				5.0 ± 0.5	5.0	5.0	
最小ホールド時間	t _h	—	—	3.3 ± 0.3	0.5	0.5	ns
				5.0 ± 0.5	0.5	0.5	
最小リムーバル時間 ($\overline{\text{CLR}}$, $\overline{\text{PR}}$)	t _{rem}	—	—	3.3 ± 0.3	5.0	5.0	ns
				5.0 ± 0.5	3.0	3.0	

AC特性 (input: $t_r = t_f = 3 \text{ ns}$)

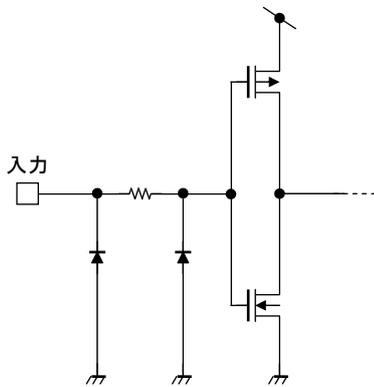
項目	記号	測定条件	Ta = 25°C			Ta = -40~85°C		単位		
			VCC (V)	CL (pF)	最小	標準	最大		最小	最大
伝搬遅延時間 (CK-Q, \bar{Q})	t_{pLH} t_{pHL}	—	3.3 ± 0.3	15	—	6.7	11.9	1.0	14.0	ns
				50	—	9.2	15.4	1.0	17.5	
			5.0 ± 0.5	15	—	4.6	7.3	1.0	8.5	
				50	—	6.1	9.3	1.0	10.5	
伝搬遅延時間 (\bar{CLR} , $\bar{PR}-Q$, \bar{Q})	t_{pLH} t_{pHL}	—	3.3 ± 0.3	15	—	7.6	12.3	1.0	14.5	ns
				50	—	10.1	15.8	1.0	18.0	
			5.0 ± 0.5	15	—	4.8	7.7	1.0	9.0	
				50	—	6.3	9.7	1.0	11.0	
最大クロック周波数	f_{max}	—	3.3 ± 0.3	15	80	125	—	70	—	MHz
				50	50	75	—	45	—	
			5.0 ± 0.5	15	130	170	—	110	—	
				50	90	115	—	75	—	
入力容量	CIN	—			—	4	10	—	10	pF
等価内部容量	CPD	(注)			—	25	—	—	—	pF

注: CPD は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

無負荷時の平均動作消費電流は、次式により求められます。

$$I_{CC}(\text{opr}) = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}/2 \text{ (1 回路当たり)}$$

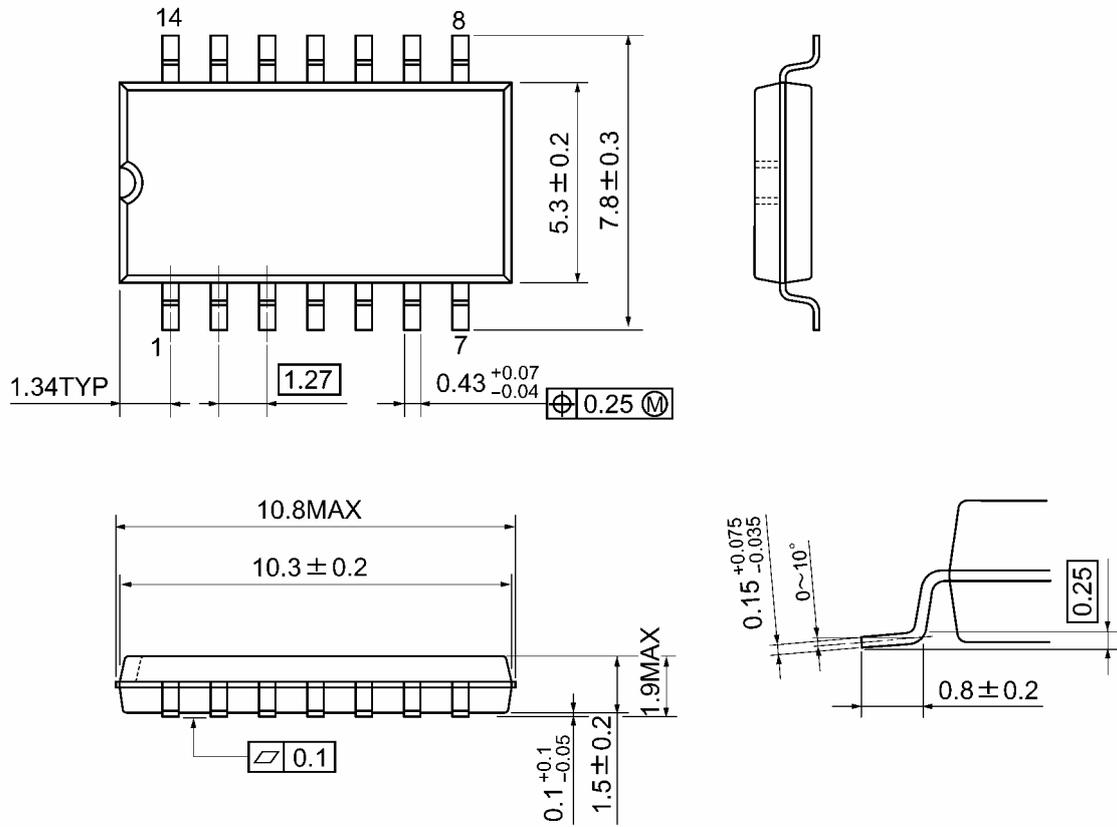
入力端子等価回路



外形図

SOP14-P-300-1.27A

Unit: mm

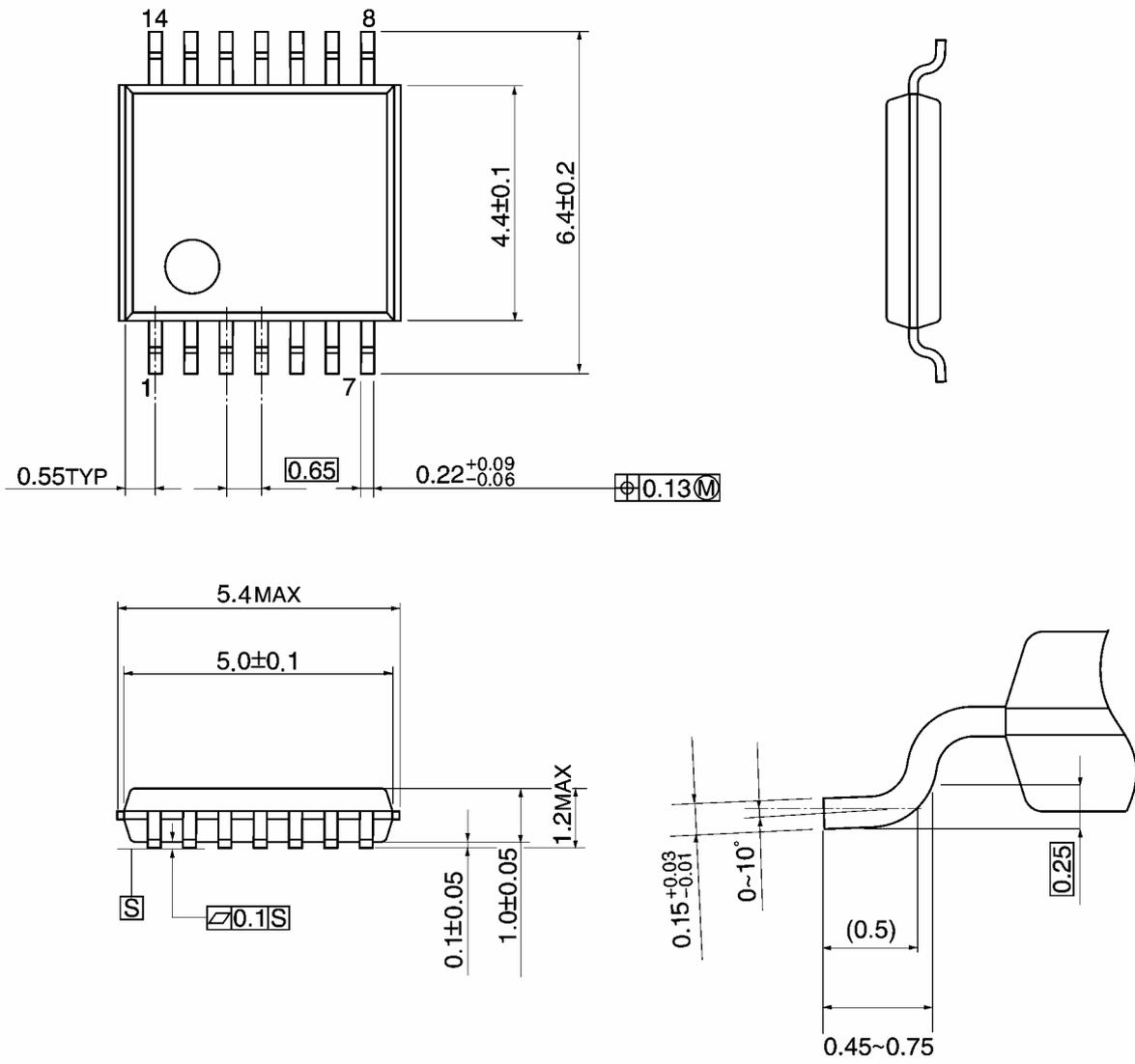


質量: 0.18 g (標準)

外形図

TSSOP14-P-0044-0.65A

Unit: mm

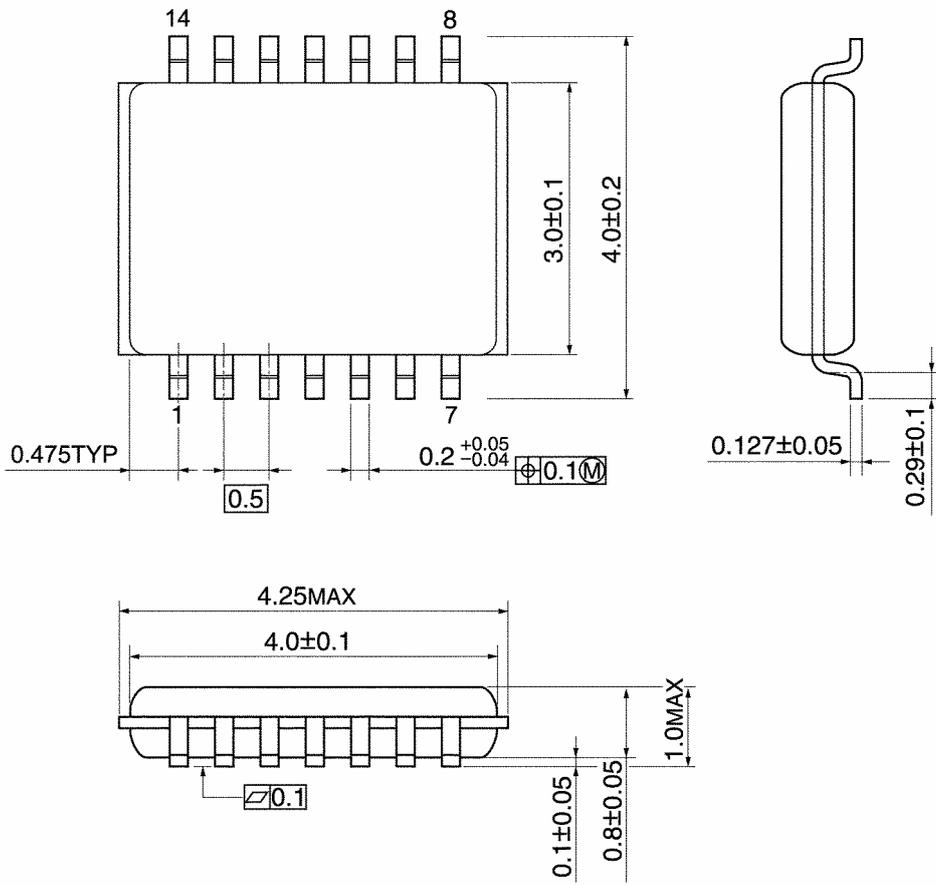


質量: 0.06 g (標準)

外形図

VSSOP14-P-0030-0.50

Unit: mm



質量: 0.02 g (標準)

当社半導体製品取り扱い上のお願い

20070701-JA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料に掲載されている製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本資料に掲載されている製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令などの法令を十分調査の上、かかる法令に適合するようご使用ください。お客様が適用される法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。