

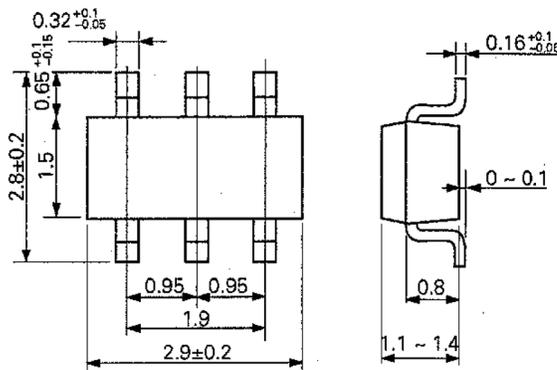
NPN/PNP エピタキシャル形シリコン・トランジスタ  
中速度スイッチング用

μPA609T は DC/DC コンバータに使用されるパワー-MOS FET のゲートのブリドドライブに最適な素子をコンプリメンタリで 2 素子内蔵したミニ・モールド・デバイスであり、実装密度の向上および実装コストの削減に貢献します。

特 徴

スイッチング用 NPN + PNP のトランジスタ 2 素子を 1 つのパッケージに内蔵  
自動実装対応

外形図 (単位 : mm)

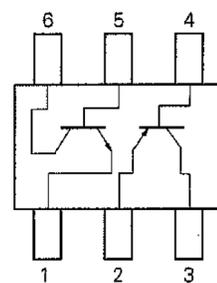


絶対最大定格 (Ta = 25°C)

項目	略号	条件	定格	単位
コレクタ - ベース間電圧	V <sub>CB0</sub>		60/-60	V
コレクタ - エミッタ間電圧	V <sub>CE0</sub>		40/-40	V
エミッタ - ベース間電圧	V <sub>EB0</sub>		5.0/-5.0	V
コレクタ電流 (直流)	I <sub>C(DC)</sub>		500/-500	mA
全損失	P <sub>T</sub>		300 (TOTAL)	mW
ジャンクション温度	T <sub>J</sub>		150	°C
保存温度	T <sub>stg</sub>		-55 ~ +150	°C

注意 数値はそれぞれ NPN/PNP の定格に対応しています。

等価回路図



捺印 : PA

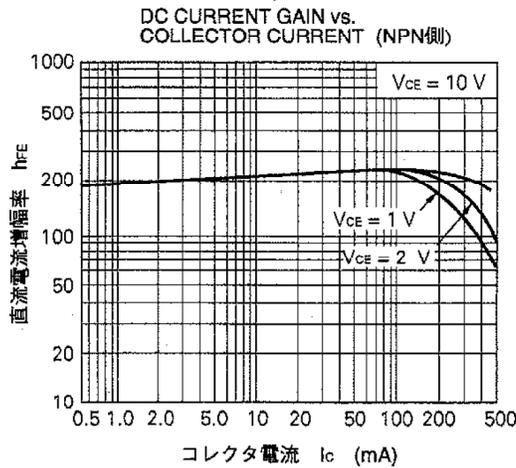
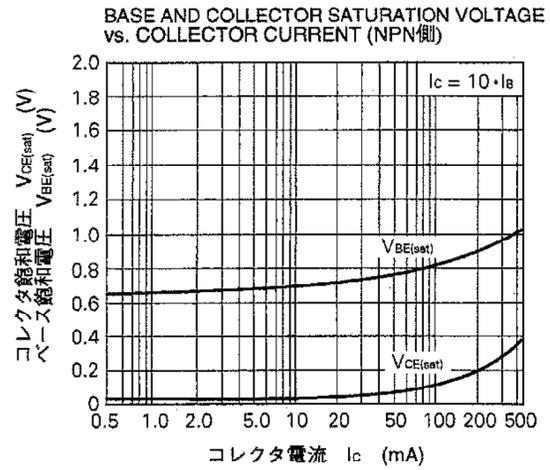
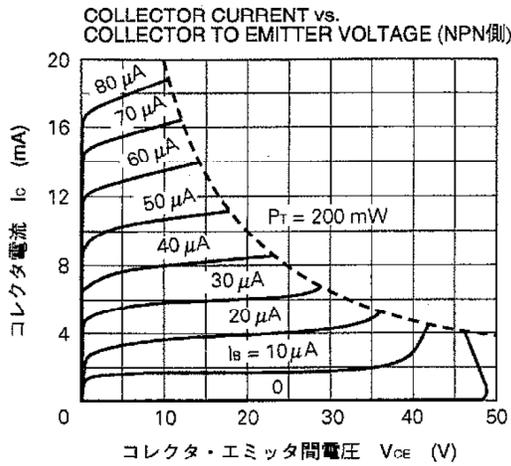
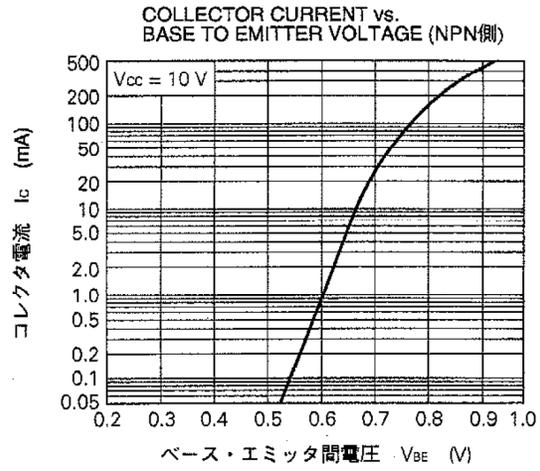
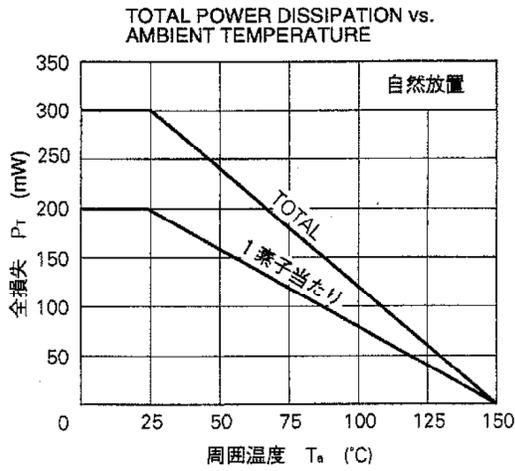
本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

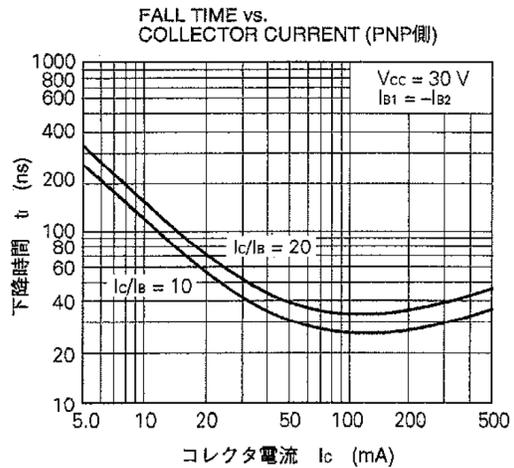
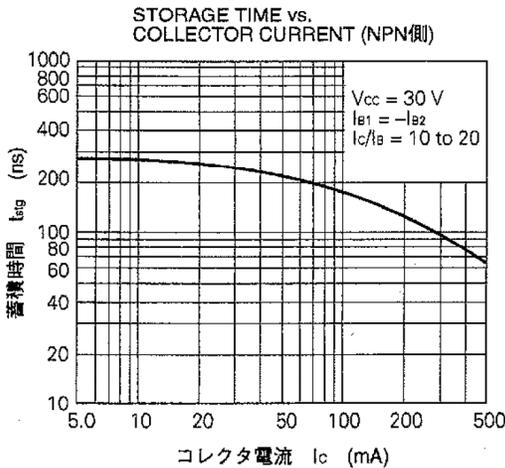
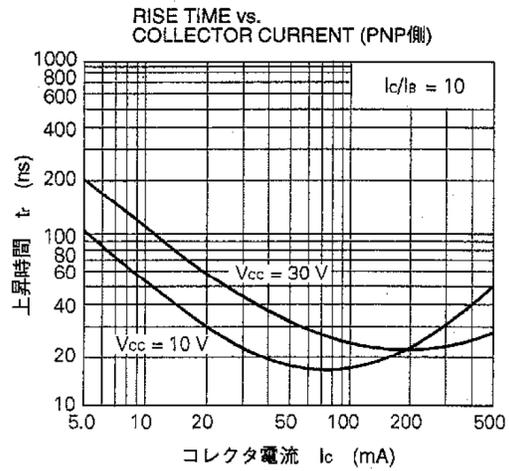
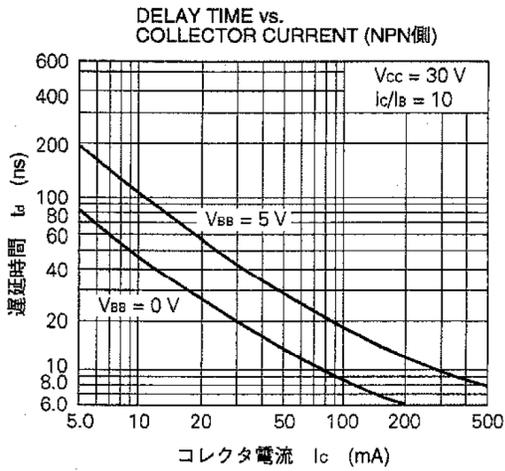
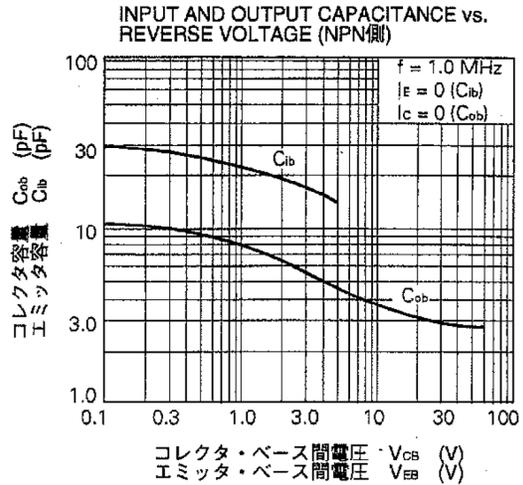
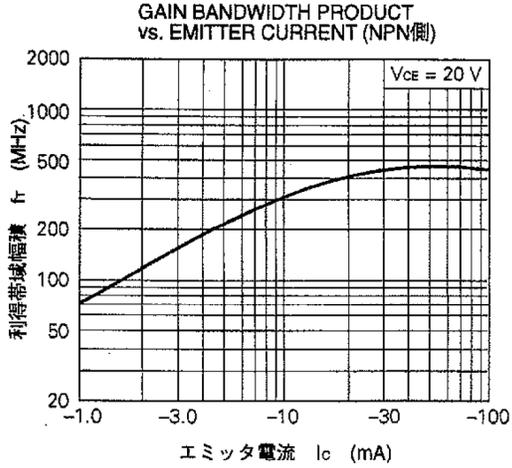
電気的特性 (T<sub>a</sub> = 25°C)

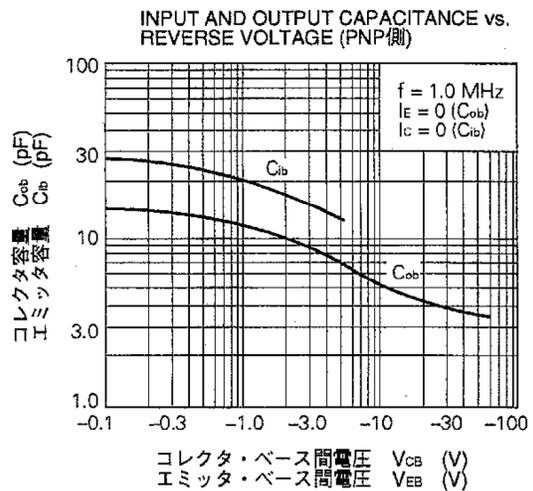
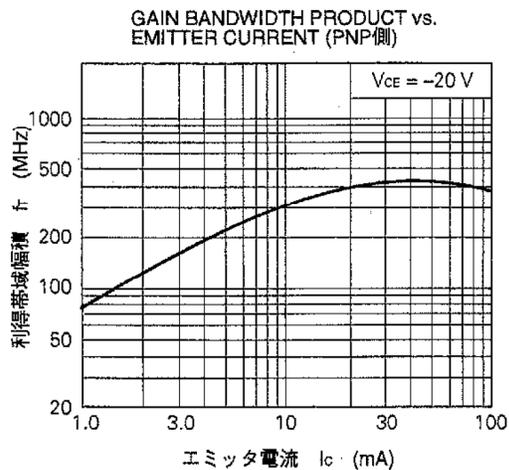
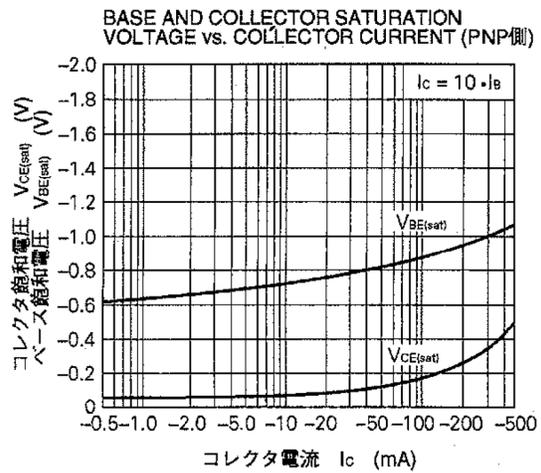
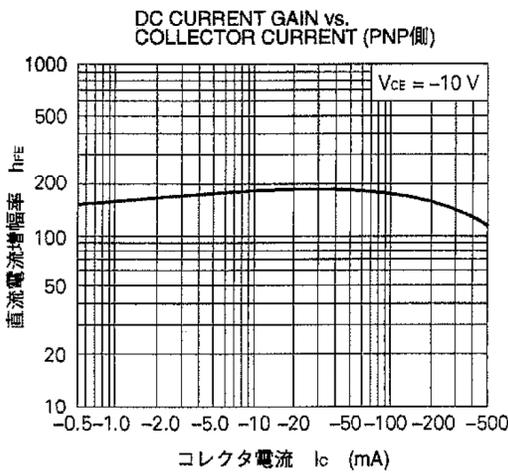
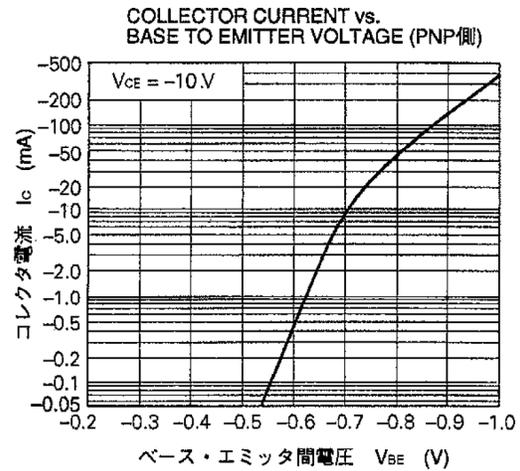
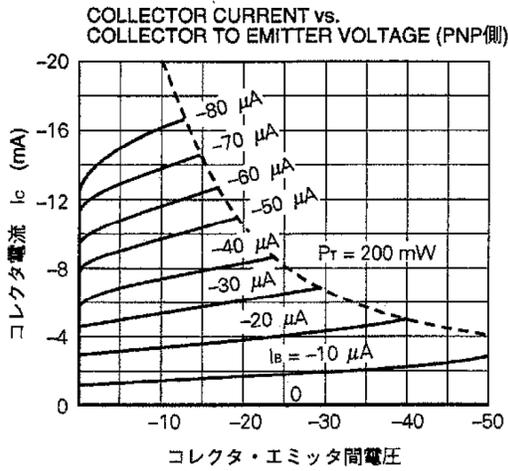
項目	略号	条件	MIN.	TYP.	MAX.	単位
コレクタシャ断電流	I <sub>CBO</sub>	V <sub>CB</sub> = 40/-40 V, I <sub>E</sub> = 0 A			100/-100	nA
エミッタシャ断電流	I <sub>EBO</sub>	V <sub>EB</sub> = 4.0/-4.0 V, I <sub>C</sub> = 0 A			100/-100	nA
直流電流増幅率	h <sub>FE1</sub>	V <sub>CE</sub> = 1/-2 V, I <sub>C</sub> = 150/-150 mA	75		300	-
	h <sub>FE2</sub>	V <sub>CE</sub> = 2/-2 V, I <sub>C</sub> = 500/-500 mA	20			-
コレクタ飽和電圧	V <sub>CE(sat)</sub>	I <sub>C</sub> = 0.5/-0.5 A, I <sub>B</sub> = 50/-50 mA			750/-750	mV
ベース飽和電圧	V <sub>BE(sat)</sub>	I <sub>C</sub> = 0.5/-0.5 A, I <sub>B</sub> = 50/-50 mA			1.2/-1.3	V
利得帯域幅積	f <sub>T</sub>	V <sub>CE</sub> = 10/-10 V, I <sub>E</sub> = -20/20 mA	200/150			MHz
コレクタ容量	C <sub>ob</sub>	V <sub>CB</sub> = 10/-10 V, I <sub>E</sub> = 0 A, f = 1.0 MHz			8.0	pF
ターン・オン時間	t <sub>on</sub>	I <sub>C</sub> = 150/-150 mA, V <sub>CC</sub> = 30/-30 V, I <sub>B1</sub> = -I <sub>B2</sub> = 15/-15 mA, R <sub>L</sub> = 200 Ω		30/25		ns
蓄積時間	t <sub>stg</sub>			150/70		ns
下降時間	t <sub>f</sub>			180/100		ns

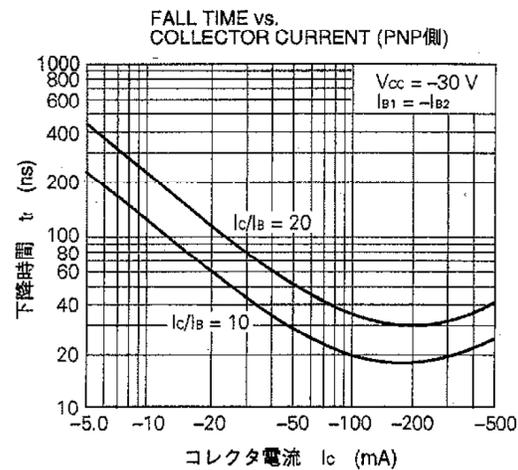
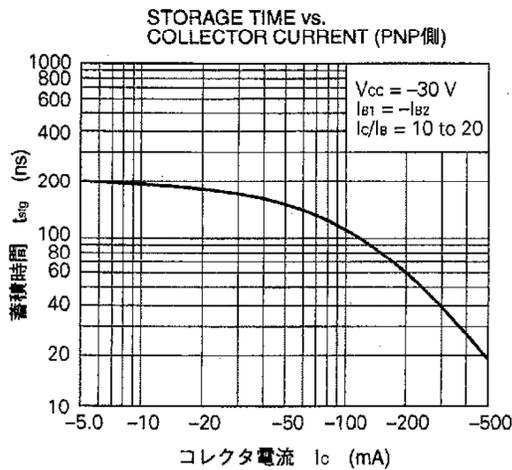
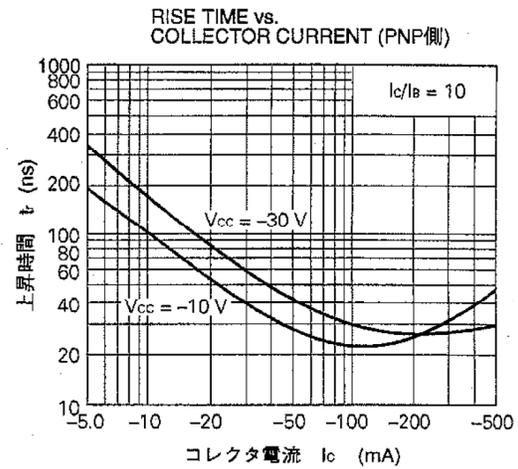
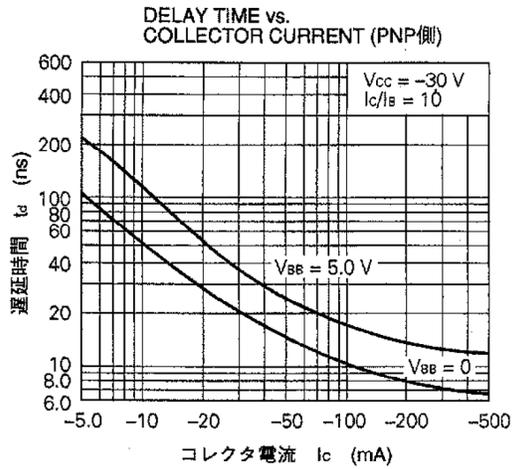
注意 数値はそれぞれ NPN/PNP の規格に対応しています。

特性曲線 (Ta = 25°C)

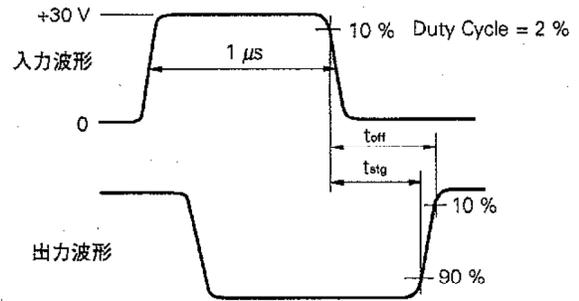
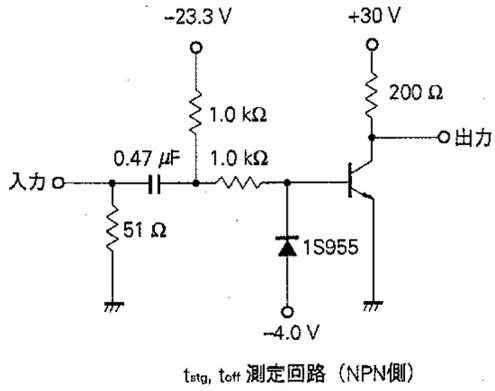
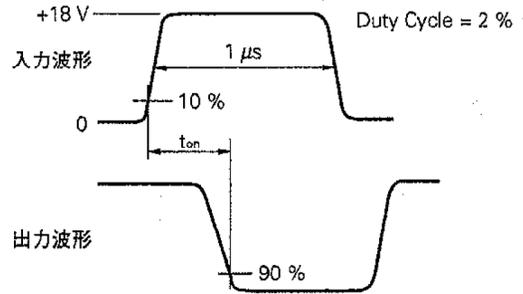
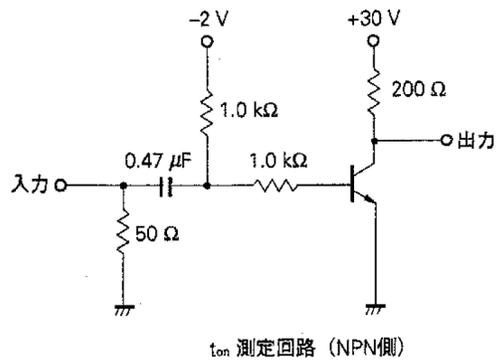




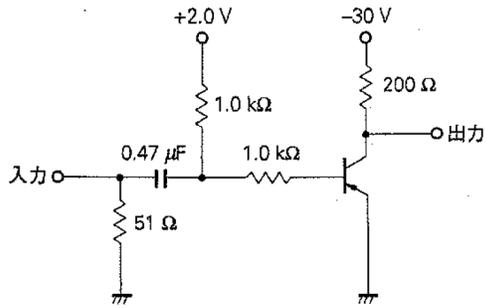




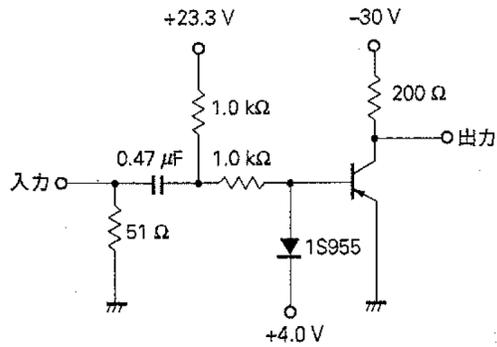
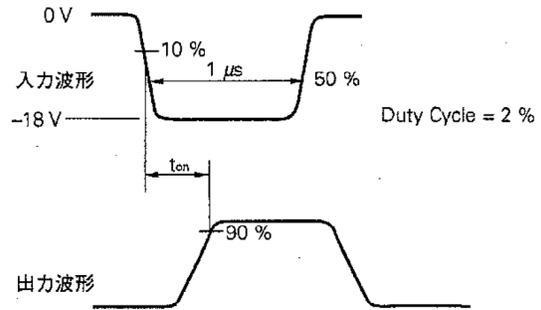
スイッチング時間測定回路



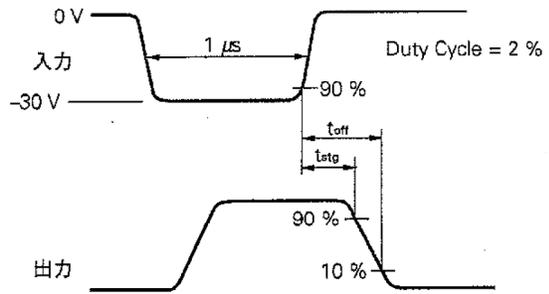
スイッチング時間測定回路



$t_{on}$  測定回路 (PNP側)



$t_{setg}$ ,  $t_{off}$  測定回路 (PNP側)



- 本資料に記載されている内容は2007年10月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。また、当社製品は耐放射線設計については行っておりません。当社製品をお客様の機器にご使用の際には、当社製品の不具合の結果として、生命、身体および財産に対する損害や社会的損害を生じさせないよう、お客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

(1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。

(2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E0710J

## 【発行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話(代表)：044(435)5111

お問い合わせ先

## 【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

## 【営業関係、技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00、午後 1:00～5:00)

電話：044-435-9494

E-mail：info@necel.com

## 【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか、NECエレクトロニクスの販売特約店へお申し付けください。

C04.2T